

{TEXTBOX:9536}

Digitalbaukasten kk9536

Xilinx CPLD Demoplatine

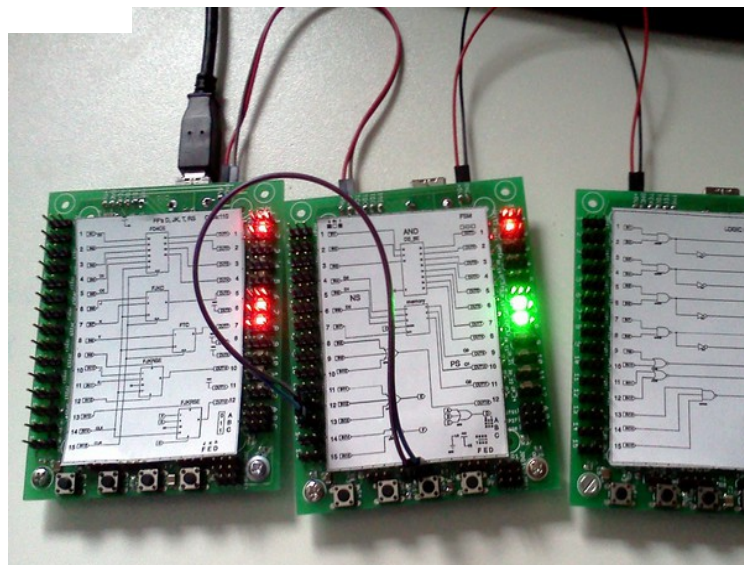
kner / A.K.

Schwerpunktarbeit HLST/3AKELI 2013

Idee: ein CPLD-Board das für eine bestimmte Labor-Übung mit vorgefertigter Innenschaltung programmiert wird, dessen Ein- und Ausgänge über Jumper-Kabel frei verdrahtet werden können. Die Schaltung wird ausgedruckt und unter einer Schutzabdeckung gut lesbar auf der Platine montiert.



Der Prototyp



Stromversorgung über USB und kaskadierbar

DigitalbaukastenDemoboard für den Laborbetrieb

- basiert auf dem Xilinx CPLD XC9536
- durch die flexible Programmierung des CPLD-Bausteins kann jedes Board eine individuelle Funktionalität erhalten
- die Schaltung wird ausgedruckt und dokumentiert so die Beschaltung
- 4 entprellte Taster
- 555-Taktgenerator / DIP8-Sockel für Oszillator
- alle Outputs mit Leds
- Inputs über Jumper auf HIGH oder LOW steckbar
- Schutzwiderstände an den In- und Outputs
- Xilinx Programmierstecker
- Stromversorgung über USB / kaskadierbar